



UASLP



**FACULTAD DE
CIENCIAS**



BOLETÍN

BOLSA DE TRABAJO

FACULTAD DE CIENCIAS

UASLP



FEBRERO 2023

DIRECTORIO

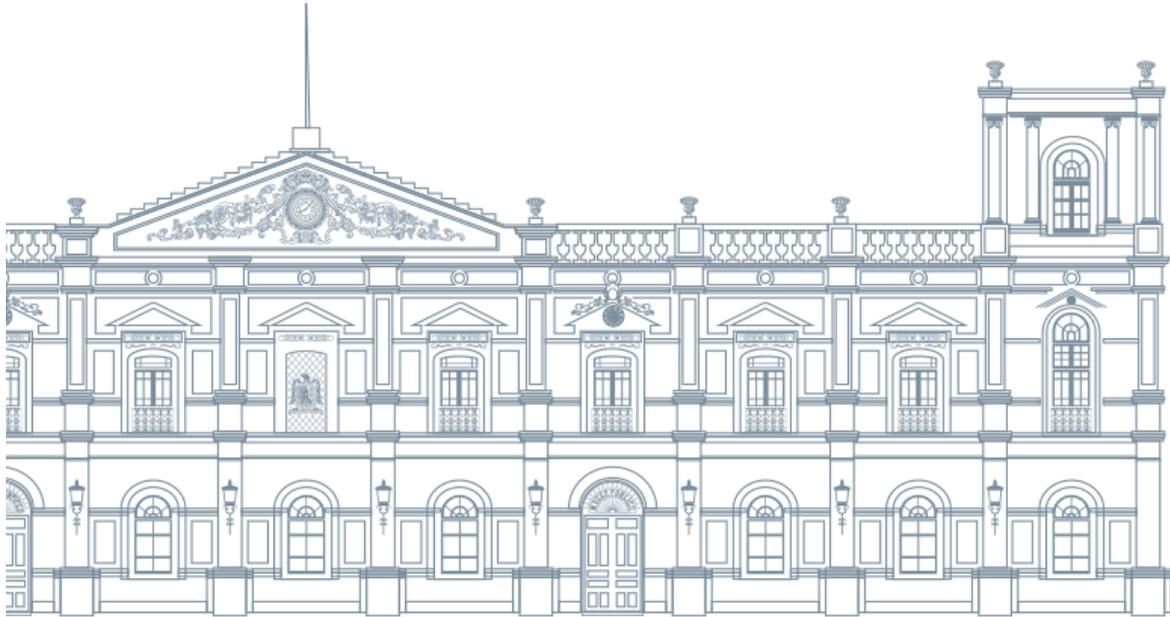
Dr. José Salomé Murguía Ibarra
Director, FC-UASLP.

Dr. Gerardo Ortega Zarzosa
Secretaría General, FC-UASLP.

Dra. Nereida Niño Martínez
*Responsable de Vinculación, Difusión y Servicio Social,
FC-UASLP.*

Dr. Pánfilo Raymundo Martínez Rodríguez
Departamento de Vinculación, FC-UASLP.

Oswaldo Rangel Ortiz
Becario de vinculación, FC-UASLP.



Bienvenida

Estimado lector, el presente boletín ha sido creado con el fin de difundir algunas oportunidades laborales y contribuir a fomentar el vínculo entre empresas y la Facultad de Ciencias de la Universidad Autónoma de San Luis Potosí. Lo anterior con la finalidad de promover puestos de trabajo acorde a la oferta educativa de esta Facultad de Ciencias tratando de coadyuvar a satisfacer las necesidades tanto de empresas como de profesionistas egresados.

Este Boletín es un instrumento adicional a las diversas oportunidades que te brinda esta casa de estudios como la Bolsa de Trabajo Universitaria la cual es una herramienta que reúne a empleadores con egresados que buscan oportunidades laborales. De esta forma la UASLP, busca apoyar a nuestros alumnos y egresados a insertarse con éxito en el mercado laboral, para el ejercicio de su carrera profesional. Te invitamos a hacer uso de las diferentes herramientas que ponemos a tú disposición.

Liga electrónica para bolsa de trabajo UASLP

<http://btu.uaslp.mx/>

Empresa:

**CENTRO REGIONAL DE ENFERMEDADES ONCOLÓGICAS
San Luis Potosí, S.L.P.**

Nivel educativo:

Licenciatura en Ingeniería Biomédica, Últimos semestres o Pasante

Experiencia laboral y requisitos:

Contar con seguro Facultativo Vigente

Ser estudiante del último semestre

Conocimientos en Sistemas de Imagenología, Normas, Física, Anatomía y Fisiología

Interés en el Área de Física Medica

Responsable y Proactivo

Área de desarrollo:

Análisis de Imagen y Física de Radiaciones

Sueldo y prestaciones:

Beca de transporte y Comida

Observaciones y contacto:

Contratación: Enviar CV a:

Ing. Victor H. Nunez Sanchez

Ing. Biomedico

Hamu.ing.biomedico@gmail.com

Cel 4448594089

Empresa:
WABTEC DE MÉXICO
San Luis Potosí, S.L.P.

Nivel educativo:

Licenciatura en Ingeniería Electrónica o Mecatrónica, Estudiante

Experiencia laboral y requisitos:

Preferentemente disponibilidad de tiempo completo.
Habilidades referentes a la carrera de ingeniería electrónica.
Contar con seguro facultativo vigente.
Alto grado de responsabilidad y compromiso.

Área de desarrollo:

Electrónica enfocada a la Industria Ferroviaria

Sueldo y prestaciones:

Beca quincenal, transporte en horario estándar.

Observaciones y contacto:

Contratación: Enviar CV a:

scarreon@wabtec.com

ymartinez@wabtec.com

Eje 126 No. 230

Zona Industrial del Potosí

C.P. 78395

Empresa:

**CONSULTORÍA INTEGRAL EN SISTEMAS Y TELECOMUNICACIONES
S.A. DE C.V.
San Luis Potosí, S.L.P.**

Nivel educativo:

Licenciatura en Ingeniería Electrónica o afín, Estudiante

Experiencia laboral y requisitos:

Contar con seguro facultativo vigente.

Disponibilidad de horario de lunes a viernes de 8:30 a 17:30hrs y sábado de 9:00 a 14:00hrs

Disponibilidad de viajar

Área de desarrollo:

Energía y telefonía

Sueldo y prestaciones:

Apoyo económico de \$6000 mensuales

Transporte

Uniformes

Observaciones y contacto:

Contratación: Enviar CV a:

Lic. Adriana Sánchez

Aux. Recursos Humanos

auxiliarrh@cistel.com.mx

444-411-6429

Empresa:
FACULTAD DE CIENCIAS, UNAM
San Luis Potosí, S.L.P.

Nivel educativo:

Doctorado o Postdoctorado en Física

Experiencia laboral y requisitos:

Tener grado de Doctor y de preferencia al menos un año de Postdoctorado.
Haber formado recursos humanos a nivel licenciatura o posgrado.
Haber impartido clases de laboratorios a fines a las carreras de física, al menos por un año en nivel superior.
Experiencia probada por obra publicada o por experiencia laboral con énfasis en manejo y desarrollo de microsistemas inspirados en sistemas biológicos

Área de desarrollo:

Trabajar en el área Experimental de Física de Micro y Nanosistemas.
Profesor de Carrera Titular A de Tiempo Completo.

Sueldo y prestaciones:

A tratar en la entrevista

Observaciones y contacto:

Contacto para más información:

Dra. Bertha Molina Brito

Coordinadora General del Departamento de Física

Facultad de Ciencias, UNAM

mlnbrt@ciencias.unam.mx

Empresa:
CONTINENTAL
San Luis Potosí, S.L.P.

Nivel educativo:

Licenciatura en Ingeniería Electrónica, Industrial o afín, titulado.

Experiencia laboral y requisitos:

Inglés intermedio avanzado.

Experiencia en sistemas de ingeniería industrial (REFA, MES, TPM)

Experiencia en mantenimiento, administración, calidad, cadenas de suministros.

Experiencia de 5 años en áreas de manufactura.

Funciones a realizar:

Coordinar y controlar actividades de manufactura en orden de mantener metas de producción y presupuesto.

Iniciar e implementar planes de acción para el mejoramiento continuo de todos los procesos de ingeniería relevantes.

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://jobs.continental.com/en/detail-page/job-detail/244135BR-p-5902f830ae46461499ba9f66f283987f/head-of-manufacturing-engineering-me-ifs-slp/>

Y seleccionar: "Apply now"

Empresa:
VALEO THERMAL SYSTEMS
San Luis Potosí, S.L.P.

Nivel educativo:

Licenciatura en Ingeniería Electrónica, Electromecánica o afín, titulado.

Experiencia laboral y requisitos:

Inglés intermedio-avanzado.

Experiencia de 5 años en el sector, en un puesto similar.

Experiencia en mantenimiento preventivo y correctivo

Disponibilidad de rolar turnos

Conocimiento de: Eléctrica, Mecánica, Electrónica, Neumática, Espectros y máquinas de prueba de fuga, PLC's, Cámaras de visión.

Funciones a realizar:

Mantenimiento preventivo y correctivo a equipos de prueba de fuga (espectrómetros y EOLs)

Manejo de refaccionamiento de máquinas de prueba de fuga

Acciones de mejora técnica en equipos de prueba de fuga

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

https://valeo.taleo.net/careersection/ex/jobdetail.ftl?job=22000645&tz=GMT-05%3A00&tzname=America%2FMexico_City

Y seleccionar: "Apply online"

Empresa:
BAKER HUGHES
Querétaro, Querétaro

Nivel educativo:

Licenciatura en Ingeniería o afín, titulado.

Experiencia laboral y requisitos:

Al menos 3 años de experiencia en SAP.
Conocimientos de sistemas ERP
Experiencia en ingeniería de la Información

Funciones a realizar:

Ejecutar el plan de negocios para procesos específicos.
Desarrollar estructuras de control para asegurar la exactitud y calidad de la información.
Desarrollar KPI's y reportes en los procesos.
Diseñar y actualizar "Variant Configurable Material"

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://www.linkedin.com/jobs/view/3393727212/>

Y seleccionar: "Solicitar"

Empresa:
BAKER HUGHES
Querétaro, Querétaro

Nivel educativo:

Licenciatura en Ingeniería o afín, titulado.

Experiencia laboral y requisitos:

Conocimientos de haber trabajado con C/C++, pudiendo leer y entender código en orden para entender la naturaleza de fallas en pruebas.

Experiencia en Herramientas de Integración Continua (CI) como Jenkins, Robot Test Framework, etc.

Inglés avanzado

Funciones a realizar:

Asegurar la calidad de productos de software creando y aplicando test de calidad a Firmware y Embedded Software.

Liderar actividades analíticas y de diseño usando tecnologías aprobadas y enfoques ya creados.

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://www.linkedin.com/jobs/view/3399601189/>

Y seleccionar: "Solicitar"

Empresa:
BAKER HUGHES
Querétaro, Querétaro

Nivel educativo:

Licenciatura en Ingeniería Mecatrónica, Electrónica o afín, titulado.

Experiencia laboral y requisitos:

Ser experto en el diseño con “embedded targets” de 8 hasta 32 bits, como ARM/ARM Cortex, TI MSP430, SDRAM.

Experiencia con comunicaciones incluyendo RS232, RS485, I2C, SPI, CANbus y Ethernet; con protocolos de comunicaciones industriales incluyendo HART, Foundation Fieldbus, Modbus o Profibus; con estándares de seguridad como IEC60079 e IEC61010

Funciones a realizar:

Diseño, validación y certificación de productos de sistemas eléctricos de grado industrial.

Traducir requerimientos de diseño electrónico a diseños electrónicos en sí.

Dar soporte a actividades de soporte y obsolescencia.

Dar soporte a la implementación de procesos (CPO, NPI y NTI)

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://www.linkedin.com/jobs/view/3409526295/>

Y seleccionar: “Solicitar”

Empresa:
BAKER HUGHES
Querétaro, Querétaro

Nivel educativo:

Licenciatura en Ciencias Computacionales, Física, Ingeniería o afín, titulado.

Experiencia laboral y requisitos:

Experiencia profesional de al menos 2 años.

Un mínimo de 1 a 3 años de experiencia relacionada a desarrollo de productos FPGA y usando Verilog o VHDL

Funciones a realizar:

Desarrollar código en Verilog de alta optimización, desempeño y escalado.

Escribir código que coincida con los estándares y funcionalidades deseadas usando la tecnología seleccionada en el proyecto.

Aplicar principios de SDLC y metodologías como Lean/Agile/XP, CI, Seguridad de Productos, etc.

Valorar el rendimiento de los productos.

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://www.linkedin.com/jobs/view/3400832217/>

Y seleccionar: "Apply online"

Empresa:
BAKER HUGHES
Querétaro, Querétaro

Nivel educativo:

Licenciatura en Ingeniería Electrónica, Ciencias Computacionales o afín, titulado.

Experiencia laboral y requisitos:

Experiencia de al menos 5 años relacionada al desarrollo FPGA de producto

Al menos 4 años de experiencia usando Verilog o VHDL

Experiencia usando Vivado y Quartus, ModelSim, interfaces de alta velocidad (PCIe, DDR4, etc.), SystemVerilog

Funciones a realizar:

Asumir la responsabilidad de los programas de desarrollo a largo plazo, así como las tareas de diseño personalizado que aprovechan plataformas de productos existentes.

Diseñar usando técnicas orientadas a objetos y sus lenguajes asociados.

Analizar código integrado para determinar las causas de raíz de defectos e implementar acciones correctivas.

Diseñar e implementar diseños basados en FPGA de gran nivel de aplicación en hardware de bajo nivel.

Sueldo y prestaciones:

Salario y prestaciones por tratar en la entrevista.

Observaciones y contacto:

Contratación: Entrar en:

<https://www.linkedin.com/jobs/view/3418099249/>

Y seleccionar: "Apply online"